

ورشة عمل حول تصميم الأنظمة الرقمية المدمجة

“FPGA Design for Embedded Systems”

يسرنا الإعلان عن ورشة عمل متخصصة في مجال تصميم الأنظمة الرقمية المدمجة باستخدام تقنية المصفوفات المنطقية القابلة للبرمجة.

تهدف هذه الورشة إلى تزويد المشاركين بالمعرفة والمهارات اللازمة لتصميم وتطوير الأنظمة الرقمية المدمجة باستخدام أحدث التقنيات المتاحة. وكذلك تهدف إلى تحفيز الابتكار والبحث في استخدام تقنية أكثر ذكاءً وكفاءة في مختلف المجالات البحثية والصناعية.

محاور الورشة:

1. Empowering Engineers for the Future of Embedded Systems
2. Advantages of Hardware Description Language Over Traditional Designs
3. What is an FPGA?
4. FPGA Architecture
5. Hands-On Learning with FPGA Boards
6. FPGA Design Flow
7. Intel-FPGA EDA Software Tools
8. FPGAs VS. Microcontrollers & CPUs
9. Growing Demand for FPGA Engineers
10. Research & Development FPGA Applications
11. Projects from Previous Students
12. Research and Publications

المستهدفون من الورشة:

- 1- المهندسون وطلبة الدراسات العليا في تخصصات الهندسة الكهربائية والإلكترونية الذين يرغبون في اكتساب مهارات جديدة في تصميم الأنظمة المدمجة.
- 2- المهندسون المختصون في الحوسبة والأنظمة المدمجة الراغبون في تعزيز معرفتهم بتقنيات الأنظمة المدمجة.
- 3- طلاب الهندسة الكهربائية والإلكترونية وهندسة الحاسوب في المراحل المتقدمة الذين يسعون للتخصص وعمل مشاريع تخرج في الأنظمة المدمجة.
- 4- الباحثون والمطورون المهتمون بتطوير مشاريع تعتمد على الأنظمة المدمجة.

مقدم ورشة العمل:

دكتور محمد مفتاح الجهاني
عضو هيئة تدريس بقسم هندسة الحاسب الآلي
كلية الهندسة | جامعة طرابلس

<https://uot.edu.ly/eng/ec/staff/index.php?id=5629&lang=ar>
m.eljhani@uot.edu.ly